

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2000-68620

(P2000-68620A)

(43) 公開日 平成12年3月3日(2000.3.3)

(51) Int.Cl. <sup>7</sup>	識別記号	F I	テーマコード* (参考)		
H 0 5 K	1/11	H 0 5 K	1/11	N	4 E 3 5 1
	1/09		1/09	A	5 E 3 1 7
	3/38		3/38	B	5 E 3 4 3
	3/40		3/40	K	

審査請求 未請求 請求項の数15 O L (全 9 頁)

(21) 出願番号 特願平10-238580

(22) 出願日 平成10年8月25日(1998.8.25)

(71) 出願人 000005821  
松下電器産業株式会社  
大阪府門真市大字門真1006番地

(72) 発明者 仲谷 安広  
大阪府門真市大字門真1006番地 松下電器  
産業株式会社内

(72) 発明者 鈴木 武  
大阪府門真市大字門真1006番地 松下電器  
産業株式会社内

(74) 代理人 100095555  
弁理士 池内 寛幸 (外1名)

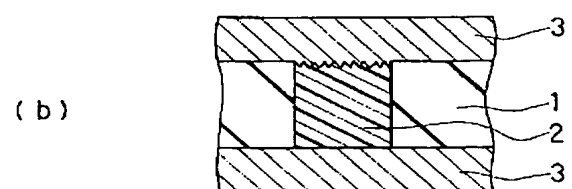
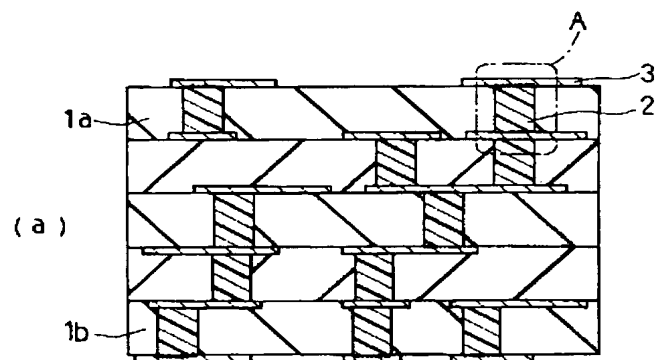
最終頁に続く

(54) 【発明の名称】 回路基板及びその製造方法

(57) 【要約】

【課題】 インナーバイヤーホール (I V H) 接続された回路基板の接続信頼性の向上と配線パターンのファインパターン化を図る。

【解決手段】 絶縁体層1の貫通孔に充填された導電性組成物2と電氣的に接続された配線パターン3の、導電性組成物3との界面を絶縁体層1との界面に比べて粗化する。



## 【特許請求の範囲】

【請求項1】 貫通孔が形成された絶縁体層と、前記貫通孔に充填された導電性組成物と、前記絶縁体層の両面に形成された配線パターンとを有し、前記絶縁体層の両面に形成された配線パターンは前記導電性組成物を介して電氣的に接続されており、前記配線パターンの前記導電性組成物との界面のうちの少なくとも一つは、前記絶縁体層との界面に比べて粗化されていることを特徴とする回路基板。

【請求項2】 絶縁体層の一方の面に金属箔を、他方の面に樹脂フィルムをそれぞれ積層する工程と、前記樹脂フィルム側から前記金属箔と絶縁体層との界面まで孔加工を行う工程と、前記孔底面の前記金属箔の表面を粗化する工程と、前記孔部に導電性組成物を充填する工程とを有することを特徴とする回路基板の製造方法。

【請求項3】 金属箔よりなる配線パターンが形成されたコア層の表面に、絶縁体層及び樹脂フィルムをこの順に積層する工程と、前記樹脂フィルム側から前記金属箔と絶縁体層との界面まで孔加工を行う工程と、前記孔底面の前記金属箔の表面を粗化する工程と、前記孔部に導電性組成物を充填する工程とを有することを特徴とする回路基板の製造方法。

【請求項4】 貫通孔が形成された絶縁体層と、前記貫通孔に充填された導電性組成物と、前記絶縁体層の両面に形成された配線パターンと、前記配線パターンと前記導電性組成物との間に設けられた導電性バッファ層とを有し、前記絶縁体層の両面に形成された配線パターンは前記導電性組成物及び前記導電性バッファ層を介して電氣的に接続されており、前記配線パターンの前記導電性バッファ層との界面のうちの少なくとも一つは、前記絶縁体層との界面に比べて粗化されていることを特徴とする回路基板。

【請求項5】 前記導電性バッファ層は、前記導電性組成物及び／又は前記配線パターンとの界面の凹凸に追随している請求項4に記載の回路基板。

【請求項6】 前記導電性バッファ層は、前記導電性組成物及び／又は前記配線パターンに含まれる金属成分との間で合金又は金属間化合物を形成している請求項4に記載の回路基板。

【請求項7】 絶縁体層の一方の面に金属箔を、他方の面に樹脂フィルムをそれぞれ積層する工程と、前記樹脂フィルム側から前記金属箔と絶縁体層との界面まで孔加工を行う工程と、前記孔底面の前記金属箔の表面を粗化する工程と、前記粗化された前記孔底面に導電性バッファ層を形成する工程と、前記孔部に導電性組成物を充填する工程とを有することを特徴とする回路基板の製造方法。

【請求項8】 金属箔よりなる配線パターンが形成されたコア層の表面に、絶縁体層及び樹脂フィルムをこの順に積層する工程と、前記樹脂フィルム側から前記金属箔

と絶縁体層との界面まで孔加工を行う工程と、前記孔底面の前記金属箔の表面を粗化する工程と、前記粗化された前記孔底面に導電性バッファ層を形成する工程と、前記孔部に導電性組成物を充填する工程とを有することを特徴とする回路基板の製造方法。

【請求項9】 前記金属箔の表面を粗化する方法が、砥粒加工を含む請求項2、3、7、又は8に記載の回路基板の製造方法。

【請求項10】 前記金属箔の表面を粗化する方法が、金属箔の一部を除去又は塑性変形させる工程を含む請求項2、3、7、又は8に記載の回路基板の製造方法。

【請求項11】 前記導電性組成物は、金、銀、銅、ニッケル、パラジウム及びこれらの合金から選ばれる少なくとも一つをフィラーとして含有し、前記配線パターンは、銅もしくは銅を主成分とした合金である請求項1、4、5、又は6に記載の回路基板。

【請求項12】 前記導電性バッファ層は、金、銀、錫、鉛、インジウム及びパラジウムのうちの少なくとも一種類の金属、もしくはこれらの合金、あるいはこれらの金属化合物である請求項4～6のいずれかに記載の回路基板。

【請求項13】 前記導電性バッファ層の厚みが、 $0.01\mu\text{m}$ 以上 $20\mu\text{m}$ 以下である請求項4～6のいずれかに記載の回路基板。

【請求項14】 前記導電性組成物に代えて、抵抗体組成物又は熱伝導性組成物を使用する請求項1、4、5、6、11、12、又は13に記載の回路基板。

【請求項15】 前記導電性組成物に代えて、抵抗体組成物又は熱伝導性組成物を使用する請求項2、3、7、8、9、又は10に記載の回路基板の製造方法。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】本発明は、回路基板及びその製造方法に関するものである。

## 【0002】

【従来の技術】近年、電子機器の高性能化、小型化に伴い、回路基板には高多層、高密度化が求められている。IC間や部品間を最短距離で結合できる基板の層間接続方式としてインナーバイヤーホール（IVH）接続によって高密度化が図られている。

【0003】IVH接続の多層基板は、導電性樹脂組成物（例えば、ペースト状のもの、すなわち、導電性ペースト）をバイヤに充填したプリプレグ等の回路基板接続材を、パターン形成の為に銅箔、或いは、あらかじめパターン形成されたコア材に積層し、熱プレス等の方法で加熱／加圧することにより製造される。

【0004】導電性ペーストは、エポキシ樹脂等の合成樹脂バインダーに、銅粉等の導電性フィラーを分散させたものが用いられ、離型性フィルムを両面に備えたプリプレグの所望の位置に形成した貫通孔に印刷等の方法で

充填される。

【0005】前記、加熱・加圧工程で、導電性ペースト中のバインダーが導電性フィラーと回路形成用の銅箔を接着し、機械的強度を発現させ、導電性フィラーと銅箔の機械的接触によりI/VH接続を得ている。

【0006】

【発明が解決しようとする課題】しかしながら、前述した従来のI/VH接続技術では、導電性フィラーと銅箔は、単に点接触しているだけなので、電気的な接続に関する信頼性の点で不十分であった。具体的には、LSI等の半導体パッケージ或いは、モジュール用途(MCM、CSPなど)の回路基板に要求される信頼性、例えば、プレッシャークッカーテスト(PCT)を行うと、バイヤ中の導電性組成物/銅箔の界面で、接続抵抗が高くなり、最悪の場合には断線が発生するといった問題点があった。

【0007】I/VH接続の信頼性は、多層基板の性能の中で最も重要なものであり、高密度化が図れ、しかも軽量化できるI/VH接続樹脂多層基板を半導体パッケージ或いはモジュール用途に用いる為に、その向上が強く求められていた。

【0008】本発明は上記従来の課題を解決するもので、I/VH接続において高い信頼性を有する回路基板を実現するための回路基板とその製造方法を提供することを目的とするものである。

【0009】

【課題を解決するための手段】本発明は、上記の目的を達成するために以下の構成とする。

【0010】本発明の第1の構成に係る回路基板は、貫通孔が形成された絶縁体層と、前記貫通孔に充填された導電性組成物と、前記絶縁体層の両面に形成された配線パターンとを有し、前記絶縁体層の両面に形成された配線パターンは前記導電性組成物を介して電気的に接続されており、前記配線パターンの前記導電性組成物との界面のうちの少なくとも一つは、前記絶縁体層との界面に比べて粗化されていることを特徴とする。

【0011】上記の第1の構成によれば、配線パターンの導電性組成物との接触界面が粗化されているので、接触面積が増加して、導電性組成物中の導電性フィラーと配線パターンの金属箔との接触点数が増えたり、導電性組成物に含まれる樹脂と配線パターンとの接着力を高めたりする作用により接続の信頼性が向上する。

【0012】また、上記第1の構成によれば、配線パターンの粗化領域が、導電性組成物との接続界面に限定されているので、全面を粗化した場合と比べて、配線パターンのファインパターン形成が容易になる。全面が粗化された金属箔を絶縁体層に積層して得られた回路基板では、その後、回路パターン形成のための金属箔のエッチング時に、粗化部分が絶縁体層に深く埋め込まれた状態になっている為、オーバーエッチングを行う必要があ

り、パターン精度を高めることが難しいからである。

【0013】また、本発明の第2の構成に係る回路基板の製造方法は、絶縁体層の一方の面に金属箔を、他方の面に樹脂フィルムをそれぞれ積層する工程と、前記樹脂フィルム側から前記金属箔と絶縁体層との界面まで孔加工を行う工程と、前記孔底面の前記金属箔の表面を粗化する工程と、前記孔部に導電性組成物を充填する工程とを有することを特徴とする。

【0014】また、本発明の第3の構成に係る回路基板の製造方法は、金属箔よりなる配線パターンが形成されたコア層の表面に、絶縁体層及び樹脂フィルムをこの順に積層する工程と、前記樹脂フィルム側から前記金属箔と絶縁体層との界面まで孔加工を行う工程と、前記孔底面の前記金属箔の表面を粗化する工程と、前記孔部に導電性組成物を充填する工程とを有することを特徴とする。

【0015】かかる第2又は第3の構成によれば、上記第1の構成に係る回路基板を効率良く製造することができ

【0016】更に、本発明の第4の構成に係る回路基板は、貫通孔が形成された絶縁体層と、前記貫通孔に充填された導電性組成物と、前記絶縁体層の両面に形成された配線パターンと、前記配線パターンと前記導電性組成物との間に設けられた導電性バッファ層とを有し、前記絶縁体層の両面に形成された配線パターンは前記導電性組成物及び前記導電性バッファ層を介して電気的に接続されており、前記配線パターンの前記導電性バッファ層との界面のうちの少なくとも一つは、前記絶縁体層との界面に比べて粗化されていることを特徴とする。

【0017】上記第4の構成によれば、配線パターンと導電性組成物との間に導電性バッファ層が形成されており、配線パターンの導電性バッファ層との接触界面が粗化されているので、接触面積が増加するとともに、導電性バッファ層が配線パターンの表面凹凸に追随して変形して密着性が増加したり、配線パターンを構成する金属成分との間で合金または金属間化合物を形成したりしやすくなる。また、導電性バッファ層を極めて薄く形成することにより、導電性バッファ層表面に配線パターンの粗化による凹凸パターンがそのまま形成される。このため、導電性バッファ層と導電性組成物との接触界面も粗化され、接触面積が増加するとともに、導電性バッファ層が導電性組成物中の導電性フィラーの表面凹凸に追随して変形して密着性が増加したり、導電性フィラーを構成する金属成分との間で合金または金属間化合物を形成したり、更に導電性組成物に含まれる樹脂と導電性バッファ層との接着力を高めたりしやすくなる。以上の結果、配線パターンと導電性組成物との接続の信頼性が向上する。

【0018】また、上記第4の構成によれば、配線パターンの粗化領域が、導電性バッファ層との接続界面に

限定されているので、第1の構成に係る回路基板と同様に、全面を粗化した場合と比べて、配線パターン của ファインパターン形成が容易になる。

【0019】また、本発明の第5の構成に係る回路基板の製造方法は、絶縁体層の一方の面に金属箔を、他方の面に樹脂フィルムをそれぞれ積層する工程と、前記樹脂フィルム側から前記金属箔と絶縁体層との界面まで孔加工を行う工程と、前記孔底面の前記金属箔の表面を粗化する工程と、前記粗化された前記孔底面に導電性バッファ層を形成する工程と、前記孔部に導電性組成物を充填する工程とを有することを特徴とする。

【0020】また、本発明の第6の構成に係る回路基板の製造方法は、金属箔よりなる配線パターンが形成されたコア層の表面に、絶縁体層及び樹脂フィルムをこの順に積層する工程と、前記樹脂フィルム側から前記金属箔と絶縁体層との界面まで孔加工を行う工程と、前記孔底面の前記金属箔の表面を粗化する工程と、前記粗化された前記孔底面に導電性バッファ層を形成する工程と、前記孔部に導電性組成物を充填する工程とを有することを特徴とする。

【0021】かかる第5又は第6の構成によれば、上記第4の構成に係る回路基板を効率良く製造することができる。

【0022】また、上記の回路基板の製造方法に関する各構成において、配線パターンを構成する金属箔の表面を粗化する方法が、砥粒加工、あるいは、金属箔の一部を除去又は塑性変形させる工程を含むことが好ましい。かかる好ましい構成によれば、金属箔表面の粗化を効率良く行うことができる。

【0023】

【発明の実施の形態】以下、本発明の回路基板及びその製造方法について図面を参照しながら説明する。

【0024】(第1の実施の形態)図1は、本発明の第1の実施の形態における回路基板の構成を模式的に示したものであり、(a)は概略断面図、(b)は(a)のA部の拡大断面図である。

【0025】図1において、1は絶縁体層としてアラミド不織布にエポキシ樹脂を含浸した基材(プリプレグシート)であり、2は絶縁体層1の貫通孔に充填された導電性組成物としてエポキシ樹脂に銅粉を混ぜた導電性ペーストであり、3は配線パターンを構成する金属箔としての銅箔である。

【0026】また、最外層の絶縁体層1a、1bの外側表面に積層された銅箔3の導電性ペースト2との界面は、(b)に示すように粗化された構造になっている。図では、ランド強度が必要な最外層の銅箔の接統界面のみを粗化してあるが、内層部の接統界面にも同様の粗化処理を行ってもよい。特に内層に用いる銅箔のシャーニー面に用いるとその効果が大きい。

【0027】導電性組成物は、一般にバイヤホールに充

填される組成物であり、例えば、平均粒径が、0.5〜20 $\mu\text{m}$ の金、銀、銅、ニッケル、パラジウム及びこれらの合金から選ばれる少なくとも1つの金属粉末(フィラー)80〜95重量%と、バインダー(主成分としてエポキシ樹脂、フェノール樹脂、ポリイミド樹脂及びアクリル樹脂から選ばれる少なくとも1つの合成樹脂)5〜20重量%を含むものを用いることができる。但し、導電性組成物としては、そのような特定の導電性樹脂組成物に限らず、バイヤホールに充填可能なものであれば、所定の電気特性を具備したいかなる導電性組成物を用いることができる。また、導電性組成物に限らず、例えば抵抗体組成物、或いは熱伝導性組成物なども必要に応じて用いることができる。

【0028】また、回路基板の絶縁体として用いられるプリプレグは、一般に用いられているものを使用することができる。具体的には、芳香族ポリアミド(アラミド)繊維、ポリイミド繊維、または、芳香族ポリエステル繊維等の高耐熱性有機合成繊維に、或いは、ガラス繊維等の高耐熱無機繊維の織布又は不織布に、未硬化状態の熱硬化性樹脂、例えば、エポキシ樹脂、フェノール樹脂、ポリブタジエン樹脂、ポリエステル樹脂、ポリイミド樹脂等を1種または複数組み合わせ合わせた樹脂を含浸させたものを乾燥、熱処理することにより、前記樹脂を半硬化状態にさせたものをプリプレグとして用いることができる。また、ポリイミドシート等の合成樹脂シート、或いはセラミック基板、紙フェノールシートのように、単独では回路基板の層間に用いることができない場合は、シートの表面に熱可塑性樹脂或いは熱硬化性樹脂を塗布することにより、本発明の回路基板接統用部材として用いることができる。プリプレグの厚さは通常20〜600 $\mu\text{m}$ であり、好ましくは40〜150 $\mu\text{m}$ である。

【0029】配線パターンを形成する為に用いられる金属箔は、通常、銅又は銅を主成分とした合金を箔状にした状態のものを使用する。銅箔の厚さは、9〜70 $\mu\text{m}$ のものが汎用的であり、電解銅箔が一般的であるが、特に限定されるものではない。また、配線パターンの形成はフォトリソグラフィー法等の公知の方法で形成してよい。

【0030】(第2の実施の形態)図2は、本発明の第2の実施の形態における回路基板の構成を模式的に示したものであり、(a)は概略断面図、(b)は(a)のB部の拡大断面図である。

【0031】図2において、1は絶縁体層としてアラミド不織布にエポキシ樹脂を含浸した基材であり、2は絶縁体層1の貫通孔に充填された導電性組成物としてエポキシ樹脂に銅粉を混ぜた導電性ペーストであり、3は配線パターンを構成する金属箔としての銅箔、4は導電性バッファ層としての銀の膜である。

【0032】また、最外層の絶縁体層1a、1bの外側表面に積層された銅箔3の導電性バッファ層4との界面

は、(b)に示すように粗化された構造になっている。図では、ランド強度が必要な最外層の銅箔の接続界面のみを粗化してあるが、内層部の接続界面にも同様の処理を行ってもよい。特に内層に用いる銅箔のシャニー面に用いるとその効果大きい。

【0033】導電性バッファ層は、金、銀、錫、鉛、インジウム及びパラジウムのうちの少なくとも1種類の金属、もしくはこれらの合金、あるいはこれらの金属化合物にすることによって、前述した導電性組成物に含有される金属フィラー及び前述した配線パターンのいずれか一方または両方と合金、または金属化合物を形成する。

【0034】また、導電性バッファ層は配線パターン及び導電性組成物の凹凸に追従して変形し、大きな接触面積と多数の接触点数で接触するような材質のものである。優れた信頼性を有する回路基板を実現できる。

【0035】本発明において、導電性バッファ層の厚みは、好ましくは、 $0.01 \sim 20 \mu\text{m}$ の範囲であり、更に好ましくは $0.1 \mu\text{m} \sim 5 \mu\text{m}$ である。導電性バッファ層の厚みが $0.01 \mu\text{m}$ より薄いとその機能を果たさない場合が多く、また、逆に $20 \mu\text{m}$ より厚いとコストが多くかかる等の問題がある。

【0036】(第3の実施の形態)以下に、本発明の第3の実施の形態における回路基板の製造方法について説明する。

【0037】図3及び図4は、本実施の形態の回路基板の製造方法を工程順に示した模式的断面図である。

【0038】まず、絶縁体層としてのアラミド不織布にエポキシ樹脂を含浸したプリプレグ1の片側の面に銅箔3を、もう一方の面にプラスチックフィルム(ポリエチレンテレフタレート(PET)フィルム)5をラミネーターもしくはプレスによって貼り合わせる(図3(a))。

【0039】次に、PETフィルム5の貼り付け面からレーザー等によって銅箔3までプリプレグ1に孔を開け、孔底面の銅箔3の表面をサンドブラスト、ジェットスクラブ等の砥粒加工を行い、粗化した後、孔に導電性ペースト2を印刷法によって充填する(図3(b))。図3(b-1)は(b)のC部の拡大断面図である。図示したように、銅箔3の導電性ペースト2との界面は粗化された構造になっている。

【0040】次に、導電性ペーストを充填したプリプレグ1に貼り付けてあるPETフィルム5を剥離し、両表面層に銅箔により配線パターン3が形成されたコア材6(図では4層板)の両側から位置合わせを行った後、重ねあわせて(図4(c))、仮止めを行う。図示したコア材6は、プリプレグに、所定位置に貫通孔を形成し、貫通孔に導電性ペーストを充填し、貫通孔の開口部に銅箔を積層した後、配線パターンを形成する工程を繰り返すことにより得たものである。

【0041】最後に、重ね合されたコア材6とその両表面のプリプレグ1を熱プレス(例えば温度: $200^{\circ}\text{C}$ 、圧力: $50 \text{ Kg/cm}^2$ )により一体化した後、最外層の銅箔をパターンニングして配線パターン3を形成する(図4(d))。

【0042】以上により、実施の形態1に示したような回路基板が得られる。

【0043】(第4の実施の形態)以下に、本発明の第4の実施の形態における回路基板の製造方法について説明する。

【0044】図5及び図6は、本実施の形態の回路基板の製造方法を工程順に示した模式的断面図である。

【0045】まず、絶縁体層としてのアラミド不織布にエポキシ樹脂を含浸したプリプレグ1の片側の面に銅箔3を、もう一方の面にプラスチックフィルム(ポリエチレンテレフタレート(PET)フィルム)5をラミネーターもしくはプレスによって貼り合わせる(図5(a))。

【0046】次に、PETフィルム5の貼り付け面からレーザー等によって銅箔3までプリプレグ1に孔を開け、孔底面の銅箔3の表面をサンドブラスト、ジェットスクラブ等の砥粒加工を行い、粗化した後、例えば銀を $3 \mu\text{m}$ 成膜(スパッタ法)して導電性バッファ層4を形成し、更に孔に導電性ペースト2を印刷法によって充填する(図5(b))。図5(b-1)は(b)のD部の拡大断面図である。図示したように、銅箔3の導電性バッファ層4との界面は粗化された構造になっている。

【0047】次に、導電性ペーストを充填したプリプレグ1に貼り付けてあるPETフィルム5を剥離し、両表面層に銅箔により配線パターン3が形成されたコア材6(図では4層板)の両側から位置合わせを行った後、重ねあわせて(図6(c))、仮止めを行う。

【0048】最後に、重ね合されたコア材6とその両表面のプリプレグ1を熱プレス(例えば温度: $200^{\circ}\text{C}$ 、圧力: $50 \text{ Kg/cm}^2$ )により一体化した後、最外層の銅箔をパターンニングして配線パターン3を形成する(図6(d))。

【0049】以上により、実施の形態2に示したような回路基板が得られる。

【0050】(第5の実施の形態)以下に、本発明の第5の実施の形態における回路基板の製造方法について説明する。

【0051】図7及び図8は、本実施の形態の回路基板の製造方法を工程順に示した模式的断面図である。

【0052】絶縁体であるアラミド不織布にエポキシ樹脂を含浸したプリプレグ1に、貫通孔を形成し、導電性ペースト2を充填して、銅箔3をプレスして積層した後、銅箔3をパターン形成する工程を繰り返して、4層板のコア材6を得る(図7(a))。

【0053】次に、4層板のコア材6の両側に、プリプレグ1

レグ1とPETフィルム5をこの順に積層する。そして、PETフィルム5面からレーザー等によって銅箔3までプリレグ1に孔7を開け、孔底面の銅箔3の表面をサンドブラスト、ジェットスクラブ等の砥粒加工を行い、孔底面の表面を粗化する(図7(b))。図7(b-1)は(b)のE部の拡大断面図である。図示したように、孔7の底面の銅箔3の表面は粗化されている。

【0054】次に、PETフィルム5の上から導電性ペースト2を印刷法によって孔7に充填し、PETフィルム5を剥離し、両面に銅箔を重ねあわせてプレスを行った後、銅箔をパターン形成して配線パターン3を形成する(図8(c))。図8(c-1)は(c)のF部の拡大断面図である。

【0055】かくして6層板の回路基板を得る。

【0056】(第6の実施の形態)以下に、本発明の第6の実施の形態における回路基板の製造方法について説明する。

【0057】図9及び図10は、本実施の形態の回路基板の製造方法を工程順に示した模式的断面図である。

【0058】絶縁体であるアラミド不織布にエポキシ樹脂を含浸したプリレグ1に、貫通孔を形成し、導電性ペースト2を充填して、銅箔3をプレスして積層した後、銅箔3をパターン形成する工程を繰り返して、4層板のコア材6を得る(図9(a))。

【0059】次に、4層板のコア材6の両側に、プリレグ1とPETフィルム5をこの順に積層する。そして、PETフィルム5面からレーザー等によって銅箔3までプリレグ1に孔7を開け、孔底面の銅箔3の表面をサンドブラスト、ジェットスクラブ等の砥粒加工を行い、孔底面の表面を粗化する(図7(b))。図7(b-1)は(b)のG部の拡大断面図である。図示したように、孔7の底面の銅箔3の表面は粗化されている。

【0060】次に、孔7内の粗化された面に、例えば銀を3μm成膜(スパッタ法)して導電性バッファ層4を形成した後、PETフィルム5の上から導電性ペースト2を印刷法によって孔7に充填し、PETフィルム5を剥離し、両面に銅箔を重ねあわせてプレスを行った後、銅箔をパターン形成して配線パターン3を形成する(図10(c))。図10(c-1)は(c)のH部の拡大断面図である。

【0061】導電性バッファ層は金、銀、錫、鉛、インジウムまたはパラジウムのうちの少なくとも1種類の金属、もしくはこれらの合金、あるいはこれらの金属化合物にすることによって、前述した導電性組成物に含有される金属フィラー及び前述した配線パターンのいずれか一方または両方と合金、または金属化合物を形成する。

【0062】また、導電性バッファ層は配線パターン及び導電性組成物の凹凸に追随して変形し、大きな接触面積と多数の接触点数で接触するような材質のものである。

っても、優れた信頼性を有する回路基板を実現できる。

【0063】以上の各実施の形態で得られた回路基板は、CSPパッケージやMCMの環境試験において良好な結果が得られ、特に、熱衝撃、PCT(プレシャー・クッカー・テスト)において接続不良の発生がなく、抵抗の変化率も従来に比べ格段に小さくなった。

【0064】

【発明の効果】以上述べたように、本発明の回路基板によれば、配線パターンの導電性組成物との接触界面が粗化されているので、又は、配線パターンと導電性組成物との間に導電性バッファ層が形成されており、配線パターンの導電性バッファ層との接触界面が粗化されているので、CSPパッケージやMCMの環境試験において良好な結果が得られ、特に、熱衝撃、PCT(プレシャー・クッカー・テスト)において接続不良の発生がなく、抵抗の変化率も従来に比べ格段に小さくなった。

【0065】また、配線パターンの粗化領域が、導電性組成物又は導電性バッファ層との接続界面に限定されているので、全面を粗化した場合と比べて配線パターンのファインパターン形成が容易になる。

【0066】更に、本発明の回路基板の製造方法によれば、上記の効果を奏する回路基板を効率良く製造することができる。

【図面の簡単な説明】

【図1】 本発明の第1の実施の形態における回路基板の構成を模式的に示したものであり、(a)は概略断面図、(b)は(a)のA部の拡大断面図である。

【図2】 本発明の第2の実施の形態における回路基板の構成を模式的に示したものであり、(a)は概略断面図、(b)は(a)のB部の拡大断面図である。

【図3】 第3の実施の形態の回路基板の製造方法を工程順に示した模式的断面図である。

【図4】 第3の実施の形態の回路基板の製造方法を工程順に示した模式的断面図である。

【図5】 第4の実施の形態の回路基板の製造方法を工程順に示した模式的断面図である。

【図6】 第4の実施の形態の回路基板の製造方法を工程順に示した模式的断面図である。

【図7】 第5の実施の形態の回路基板の製造方法を工程順に示した模式的断面図である。

【図8】 第5の実施の形態の回路基板の製造方法を工程順に示した模式的断面図である。

【図9】 第6の実施の形態の回路基板の製造方法を工程順に示した模式的断面図である。

【図10】 第6の実施の形態の回路基板の製造方法を工程順に示した模式的断面図である。

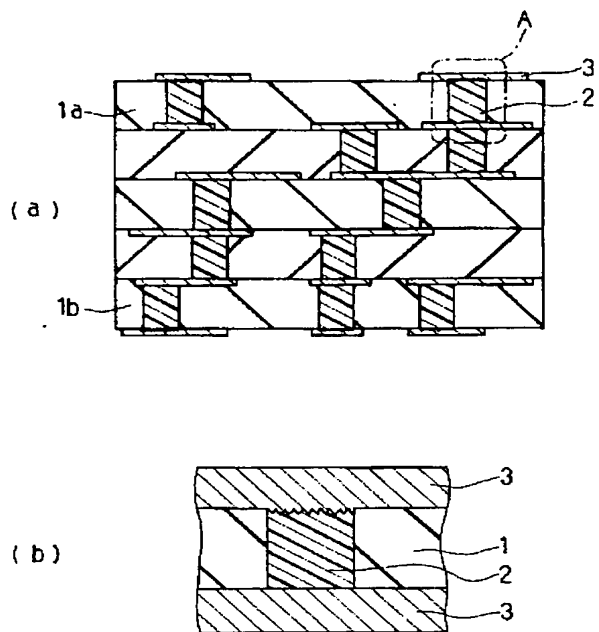
【符号の説明】

- 1 絶縁体層(プリレグシート)
- 2 導電性組成物(導電性ペースト)
- 3 配線パターン(銅箔)

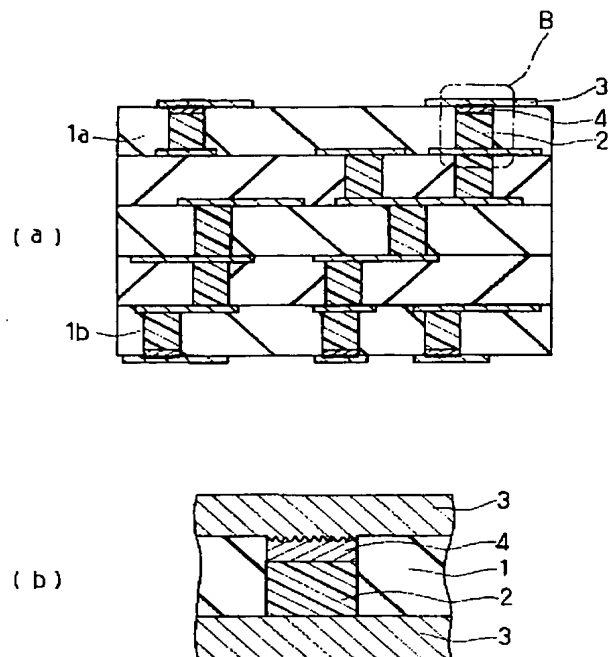
- 4 導電性バッファ層  
5 プラスチックフィルム (PETフィルム)

- 6 コア材  
7 孔

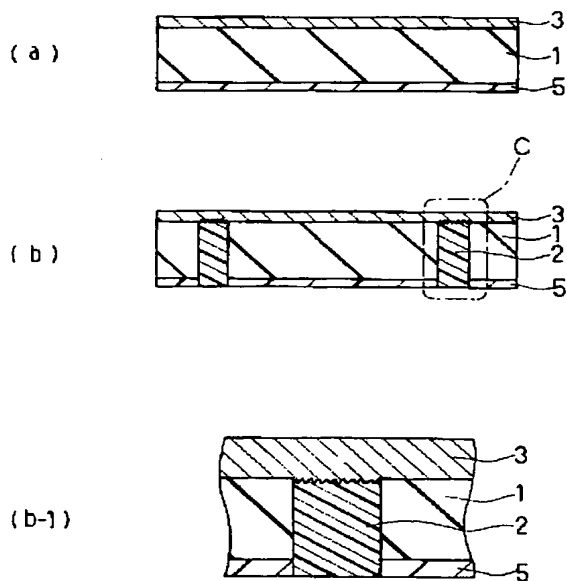
【図1】



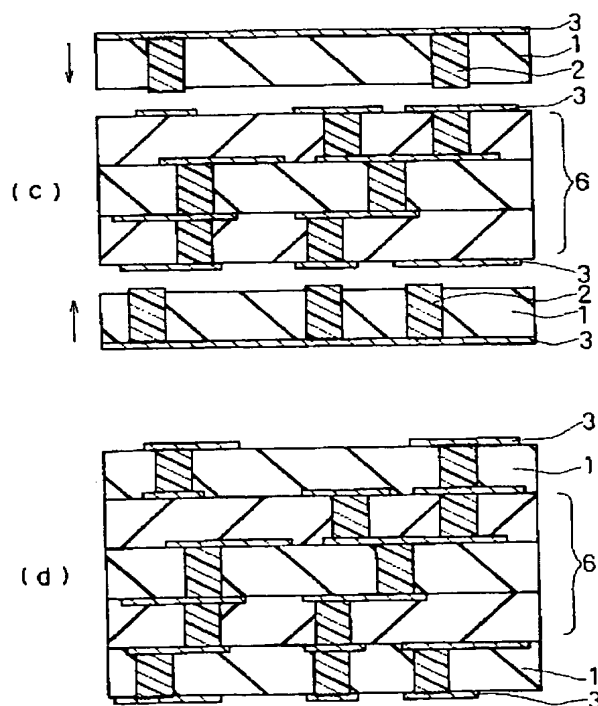
【図2】



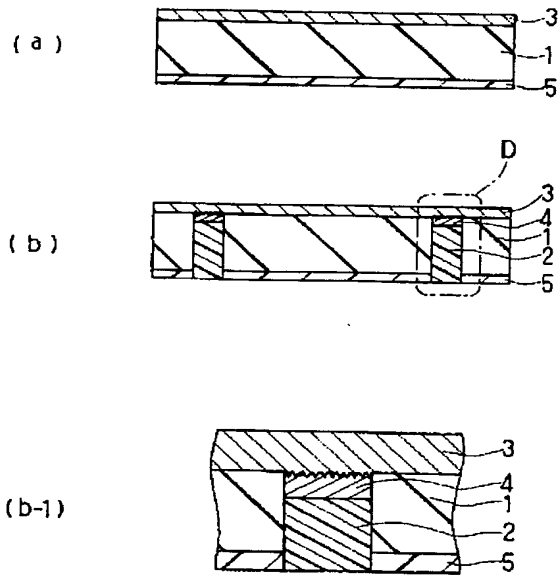
【図3】



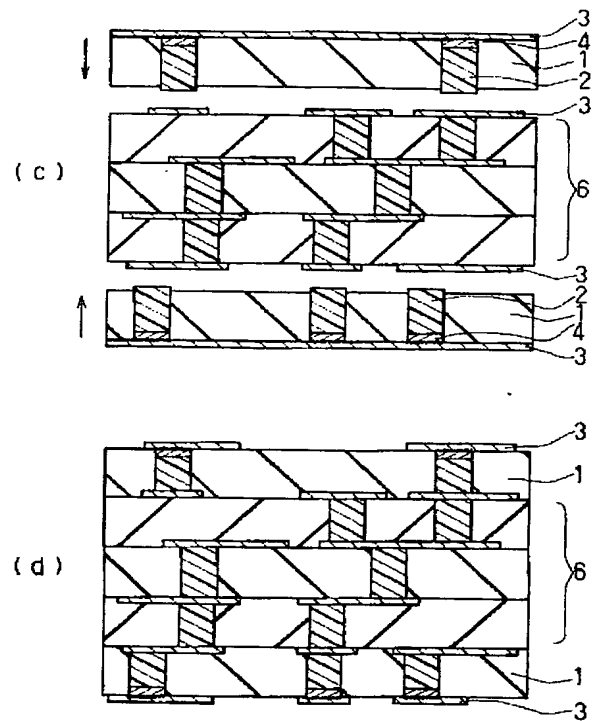
【図4】



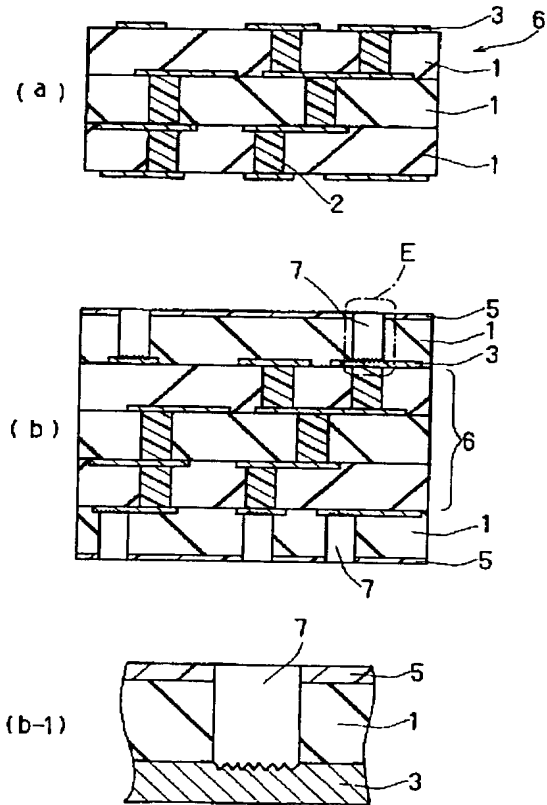
【図5】



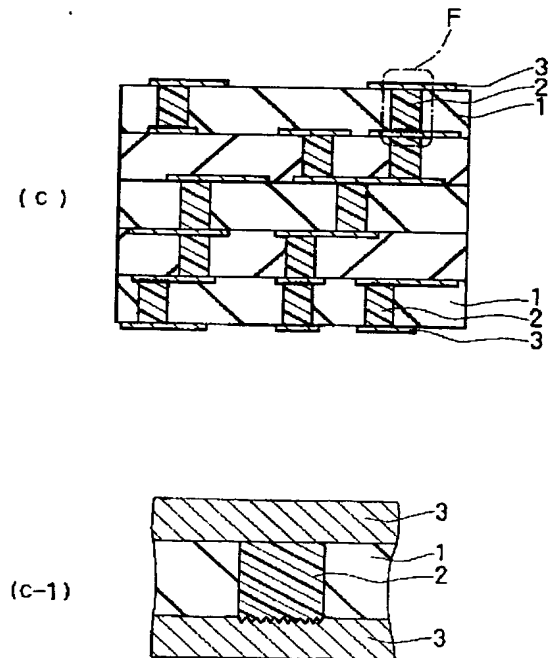
【図6】



【図7】

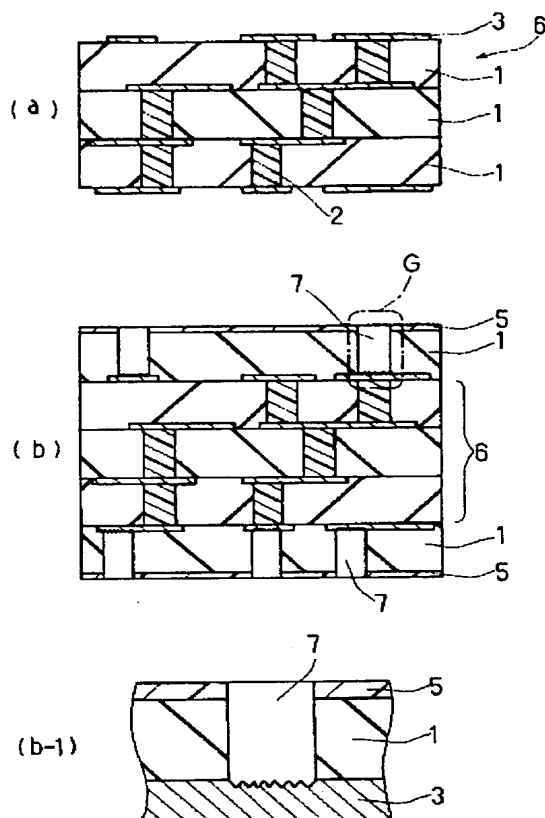


【図8】

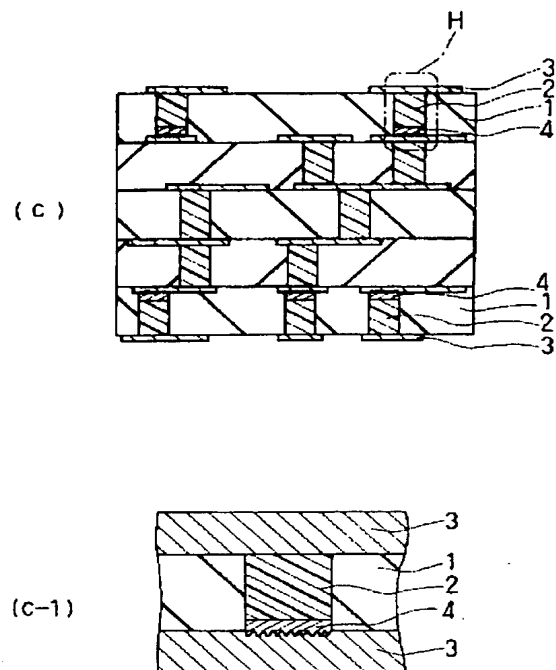




【図9】



【図10】



フロントページの続き

Fターム(参考) 4E351 AA03 AA04 BB30 BB38 BB49  
CC11 DD04 DD06 DD52 DD54  
DD55 GG02 GG08  
5E317 AA21 AA24 AA27 BB02 BB12  
BB13 BB14 BB15 BB18 BB19  
BB25 CC13 CC25 CD05 CD32  
GG09 GG11 GG14  
5E343 AA02 AA12 BB15 BB24 BB25  
BB44 BB67 BB75 BB78 DD02  
DD52 DD62 EE58 GG04 GG08  
GG13

**THIS PAGE BLANK (USPTO)**